c7(tabla,c11,c12

|  |  |
| --- | --- |
| **Cause** | **Fuente de la excepción** |
| *0x00000000* | (Int) Interrupción(Hardware) |
| *0x00000020* | (SyS0) Excepcion syscall |
| *0x00000024* | (Bp) Excepción por punto de ruptura(breakpoint) |
| *0x00000028* | (RI) Excepción por instrucción reservada |
| *0x00000030* | (Ov) Excepción por desbordamiento aritmético |

mtc0 $0, $13 # Iniciar registro Cause

mfc0 $k0, $12 # Leer registre Status

andi $k0, 0xfffd # Iniciar bit de excepción

ori $k0, 0x11 # Habilitar interrupciones

mtc0 $k0, $12 # reescribir registre Startus